

JADWAL PERKULIAHAN SEMESTER GASAL 2018/2019

HAR	JAM	AA108	SKS	SMT	KLS	DOSEN	Ruang
S E N I N	07.00-07.50						
	08.00-08.50						
	09.00-09.50						
	10.00-10.50						
	11.00-11.50						
	12.00-12.50						
	13.00-13.50	Sistem Otomasi Berbasis PLC (Reg + Dis)	4		-	Ir. Josaphat Pramudijanto, M.Eng + Fauzi Imaduddin, S.ST., MT	AA 108
	14.00-14.50	Sistem Otomasi Berbasis PLC (Reg + Dis)	4		-	Ir. Josaphat Pramudijanto, M.Eng + Fauzi Imaduddin, S.ST., MT	AA 108
	15.00-15.50	Sistem Otomasi Berbasis PLC (Reg + Dis)	4		-	Ir. Josaphat Pramudijanto, M.Eng + Fauzi Imaduddin, S.ST., MT	AA 108
16.00-17.00	Sistem Otomasi Berbasis PLC (Reg + Dis)	4		-	Ir. Josaphat Pramudijanto, M.Eng + Fauzi Imaduddin, S.ST., MT	AA 108	
S E L A S A	07.00-07.50						
	08.00-08.50	Pengetahuan Dasar Teknik Elektro Otomasi (Dis)	3	I	P	Ir. Josaphat Pramudijanto, M.Eng + Slamet Budiprayitno, ST., MT	AA 108
	09.00-09.50	Pengetahuan Dasar Teknik Elektro Otomasi (Dis)	3	I	P	Ir. Josaphat Pramudijanto, M.Eng + Slamet Budiprayitno, ST., MT	AA 108
	10.00-10.50	Pengetahuan Dasar Teknik Elektro Otomasi (Dis)	3	I	P	Ir. Josaphat Pramudijanto, M.Eng + Slamet Budiprayitno, ST., MT	AA 108
	11.00-11.50						
	12.00-12.50						
	13.00-13.50	Dasar Teknik Digital dan Rangkaian Logika (Dis)	3	I	P	Fauzi Imaduddin, S.ST., MT + Ciptian Weried Priananda, S.ST., MT	AA 108
	14.00-14.50	Dasar Teknik Digital dan Rangkaian Logika (Dis)	3	I	P	Fauzi Imaduddin, S.ST., MT + Ciptian Weried Priananda, S.ST., MT	AA 108
	15.00-15.50	Dasar Teknik Digital dan Rangkaian Logika (Dis)	3	I	P	Fauzi Imaduddin, S.ST., MT + Ciptian Weried Priananda, S.ST., MT	AA 108
R A B U	07.00-07.50						
	08.00-08.50						
	09.00-09.50						
	10.00-10.50						
	11.00-11.50	Pemrograman Komputer (Dis)	3	I	P	Fauzi Imaduddin, S.ST., MT + Ciptian Weried Priananda, S.ST., MT	AA 108
	12.00-12.50	Pemrograman Komputer (Dis)	3	I	P	Fauzi Imaduddin, S.ST., MT + Ciptian Weried Priananda, S.ST., MT	AA 108
	13.00-13.50						
	14.00-14.50						
	15.00-15.50						
K A M I S	07.00-07.50						
	08.00-08.50	Dasar Teknik Digital dan Rangkaian Logika (Reg)	3	I	P	Ciptian Weried Priananda, S.ST., MT	AA 108
	09.00-09.50	Dasar Teknik Digital dan Rangkaian Logika (Reg)	3	I	P	Ciptian Weried Priananda, S.ST., MT	AA 108
	10.00-10.50	Dasar Teknik Digital dan Rangkaian Logika (Reg)	3	I	P	Ciptian Weried Priananda, S.ST., MT	AA 108
	11.00-11.50						
	12.00-12.50	Pengetahuan Dasar Teknik Elektro Otomasi (Reg)	3	I	P	Ir. ArifMusthofa, MT + Imam Arifin, ST., MT	AA 108
	13.00-13.50	Pengetahuan Dasar Teknik Elektro Otomasi	3	I	P	Ir. ArifMusthofa, MT + Imam Arifin, ST., MT	AA 108
	14.00-14.50	Pengetahuan Dasar Teknik Elektro Otomasi	3	I	P	Ir. ArifMusthofa, MT + Imam Arifin, ST., MT	AA 108
	15.00-15.50						
J U M 'at	07.00-07.50						
	08.00-08.50						
	09.00-09.50						
	10.00-10.50						
	11.00-11.50						
	12.00-12.50						
	13.00-13.50	Scada (Dis)	3		-	Ir. Josaphat Pramudijanto, M.Eng	AA 108
	14.00-14.50	Scada (Dis)	3		-	Ir. Josaphat Pramudijanto, M.Eng	AA 108
	15.00-15.50	Scada (Dis)	3		-	Ir. Josaphat Pramudijanto, M.Eng	AA 108

Untuk Teknik Elektro Otomasi Kelas Kerja Sama Disna
Semester I Di BLK Hari Kamis dan Jum'at
Semester III Di BLK Hari Senin dan Selasa